

SWISSDIS



Swissdis AG
Grasweg 7
CH-4911 Schwarzhäusern

Tel.: +41 62 919 44 00
Fax: +41 62 919 44 01
info@swissdis.ch
www.swissdis.ch

SPECIFICATIONS

Chip Resistor Networks

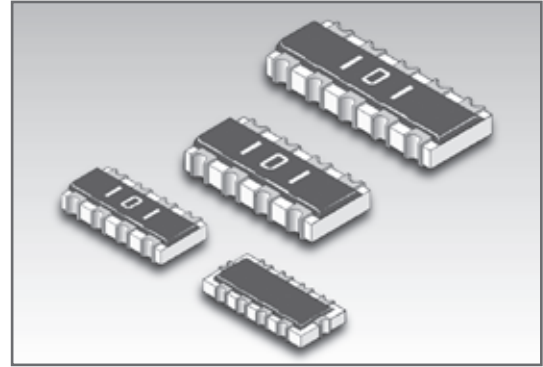
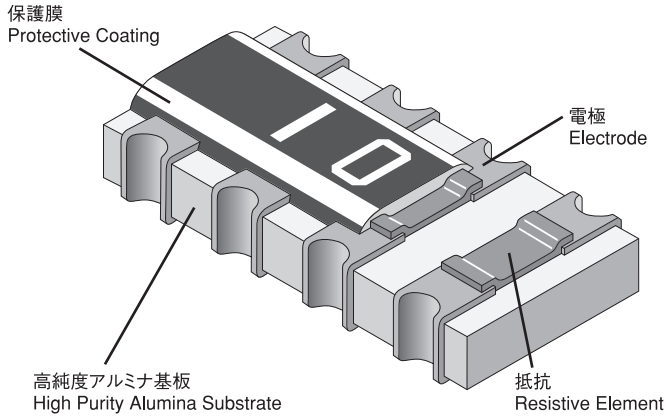
TSN-Serie Concave

Version January 2013

TSN (凹)

Chip Resistor Networks (Concave Termination)

製品構造 / Construction

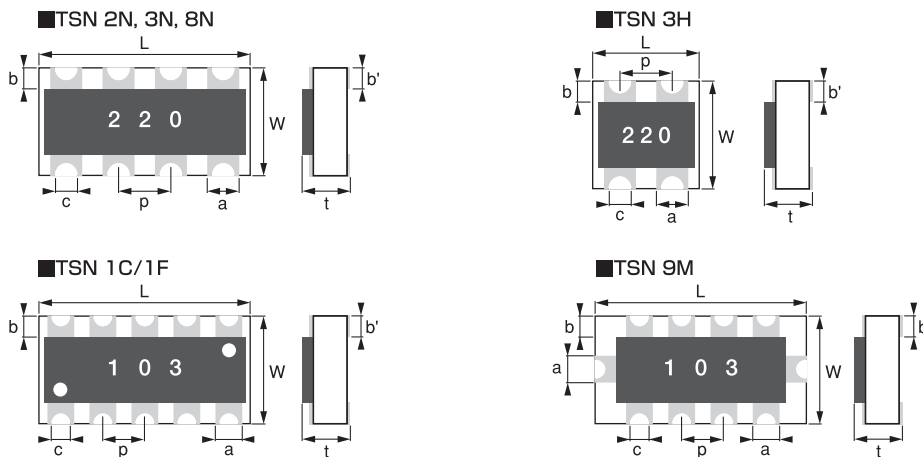


品番構成 / Type Designation

TSN	3N	T	J	103	V
品 種 Product Code	形状及び回路 Size and Circuit	表 示 Marking	抵抗値許容差 Resistance Tolerance	公称抵抗値 Nominal Resistance	包 装 Packing
		T=表示あり T=Marking 空白=表示なし Nil=No Marking	F=±1% G=±2% J=±5%	101:10×10 ¹ →100Ω 103:10×10 ³ →10kΩ 474:47×10 ⁴ →470kΩ	V=テーピング V=Taping 空白=バルク Nil=Bulk

注意*1: TSN2Nタイプの標準は表示なし。TSN3N、8N、3H、1C/1F、9Mタイプの標準は表示あり。

外形寸法 / Dimension



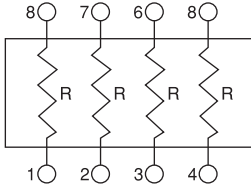
(unit:mm)

形名 Type	L	W	t	a	b	b'	c	p	包装数量/Q' ty
TSN2N	2.00±0.10	1.00±0.10	0.45±0.10	0.30±0.10	0.20±0.15	0.30±0.15	(0.15)	(0.50)	10,000pcs
TSN3N	3.20±0.15	1.60±0.15	0.60±0.10	0.40±0.15	0.30±0.20	0.40±0.20	(0.30)	(0.80)	5,000pcs
TSN8N	5.08±0.20	3.00±0.20	0.60±0.10	0.80±0.10	0.55±0.20	0.50±0.20	(0.50)	(1.27)	4,000pcs
TSN3H	1.60±0.15	1.60±0.15	0.60±0.15	0.40±0.15	0.30±0.20	0.40±0.20	(0.30)	0.80±0.15	5,000pcs
TSN1C/1F	6.40±0.20	3.10±0.20	0.60±0.10	0.70±0.20	0.35±0.15	0.50±0.20	(0.30)	(1.27)	4,000pcs
TSN9M	4.00±0.20	2.10±0.20	0.60±0.10	0.50±0.20	0.25±0.20	0.40±0.20	(0.30)	(0.80)	4,000pcs

回路構成 / Circuit Construction

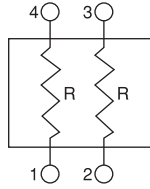
独立回路
Isolated Circuit

■ TSN 2N, 3N, 8N



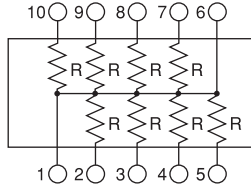
独立回路
Isolated Circuit

■ TSN 3H



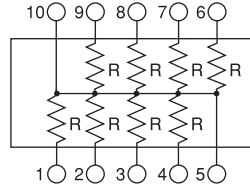
並列回路
Bussed Circuit

■ TSN 1C



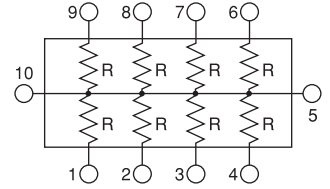
並列回路
Bussed Circuit

■ TSN 1F



並列回路
Bussed Circuit

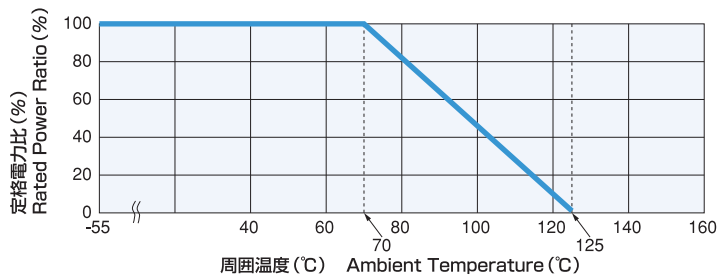
■ TSN 9M



定 格 / Rating

形 名 Type	定格電力 Rated Power	最高使用電圧 MAX. Working Voltage	最高過負荷電圧 MAX. Overload Voltage	使用温度範囲 Category Temperature Range	抵抗温度係数 TCR	素子数 Number of Resistors	抵抗値範囲 Resistance Range		
							±1% E96, E24	±2% E24	±5% E24
TSN2N	0.063W	25V	50V	-55°C ~ +125°C	±200ppm/°C	4	—	—	10~1MΩ
TSN3N	0.063W	50V	100V		±200ppm/°C	4	22~1MΩ	10~1MΩ	10~1MΩ
TSN8N	0.125W	200V	400V		±200ppm/°C	4	22~1MΩ	10~1MΩ	10~1MΩ
TSN3H	0.063W	50V	100V		±200ppm/°C	2	22~1MΩ	10~1MΩ	10~1MΩ
TSN1C	0.063W	50V	100V		±200ppm/°C	8	—	—	22~1MΩ
TSN1F					±200ppm/°C	8	—	—	22~1MΩ
TSN9M	0.063W	25V	50V		±200ppm/°C	8	—	—	22~1MΩ

負荷電力軽減曲線 / Power Derating Curve



■ 定格電力は、周囲70°C以下において連続使用に適する負荷電力をいい、周囲温度が70°Cを超える場合は、図の軽減曲線に従って定格電力を軽減してください。

■ For resistors operated in ambient temperature above 70°C, rated power shall be derated in accordance with the figure.